မာတိကာ

စဉ်	အကြောင်းအရာ	စာမျက်နှာ
၁။	အေစီလျှပ်စစ်နဲ့ ဒီစီလျှပ်စစ်အကြောင်း သိထားရမယ်	၁
	ပါဝါဆပ်ပလိုင်းဆိုတာက	
၂။	ဖီလ်တာဆားကစ်ဆိုတာဘာလဲ	၂
၃။	ထရန်စဖော်မာအကြောင်းသိပြီးပြီလား	၃
၄။	ထရန်စဖော်မာကို ခွဲခြားထားပုံ	၄
၅။	ပုစ္ဆာတွက်ရင် သတိပြုရမှာက	၅
၆။	လိုအပ်တဲ့ ဗို့အားကိုဘယ်လိုပတ်ရမှာလဲ	၆
၇။	အီးအိုင်ကိုးပြားအရွယ်အစား သိထားရဦးမယ်	၈
၈။	SWG ဝါယာဂိတ်နှင့် အင်ပီယာဆက်သွယ်သောဇယား	၁၃
၉။	လှိုင်းပြည့် ကြိုးတစ်ပင်တည်းပတ်နေပုံ	၁၄
	လှိုင်းပြည့် ကြိုးနှစ်ပင်ပူးတွဲပတ်နေပုံ	
၁၀။	လှိုင်းဝက်နှင့် လှိုင်းပြည့် ဘယ်နည်းနဲ့ပတ်ကြမှာလဲ	၁၅
၁၁။	လှိုင်းပြည့်ကြိုးတစ်ပင်ထဲပတ်နည်းနဲ့ လှိုင်းပြည့်ကြိုးနှစ်ပင် ပူးတွဲပတ်နည်း	၁၆
	(၁) လှိုင်းပြည့် ကြိုးတစ်ပင်ထဲပတ်မယ်ဆိုရင်	
	(၂) လှိုင်းပြည့် ကြိုးနှစ်ပင်ပူးတွဲပတ်မယ်ဆိုရင်	
၁၂။	ဒိုင်အုပ်ဆွေမျိုးများနဲ့ မိတ်ဆက်ပေးပါမယ်	၁၇
၁၃။	1 Amp နဲ့ 3 Amp စီလီကွန်ဒိုင်အုပ်များရဲ့ ခံနိုင်ရည်ဇယား	၂၂
၁၄။	လှိုင်းစင်မပါ ဒီစီပတ်လမ်း	၂၃
	ဒီစီ ကွန်ဒင်ဆာ ဆိုတာက	
၁၅။	ဒီစီ ကွန်ဒင်ဆာရဲ့ ဆွေမျိုးများ	၂၄
	ဒီစီ ကွန်ဒင်ဆာရဲ့ နံပါတ်တွေကို လေ့လာကြည့်ရင်	
၁၆။	ကက်ပက်စီတာ ဖီလ်တာဆားကစ် (၁)	၂၅
၁၇။	ကက်ပက်စီတာ ဖီလ်တာဆားကစ် (၂)	၂၆
၁၈။	ကက်ပက်စီတာ ဖီလ်တာဆားကစ် (၃)	၂၇
၁၉။	ကြိုးဂိတ်ကိုကြည့်၍ ဖီလ်တာကွန်ဒင်ဆာကို ရွေးချယ်တယ်	၂၈
၂၀။	လှိုင်းပြည့် ဒိုင်အုပ်များ	၂၉
	မျက်နှာငယ်ရတဲ့ ဒီစီပတ်လမ်း	
၂၁။	ဗို့အားထိန်း ပတ်လမ်းများ Voltage Regulator Circuits	၃၀
	(က) ဇီနာ၊ ဒီစီဗို့အားထိန်းပတ်လမ်း ပုံ(က)	
၂၂။	(ခ) ထရန်စစ္စတာ ဒီစီဗို့အားထိန်းပတ်လမ်း ပုံ(ခ)	၃၁
	(ဂ) ရီစစ္စတာ ဒီစီဗို့အားထိန်းပတ်လမ်း ပုံ(ဂ)	
၂၃။	(က) ဇီနာ၊ ဒီစီဗို့အားထိန်းပတ်လမ်းပစ္စည်းပုံ ပုံ(က)	၃၂
၂၄။	(ခ) ထရန်စစ္စတာ ဒီစီဗို့အားထိန်းပတ်လမ်းပစ္စည်းပုံ ပုံ(ခ)	၃၃
	(ဂ) ရီစစ္စတာ ဒီစီဗို့အားထိန်းပတ်လမ်းပစ္စည်းပုံ ပုံ(ဂ)	
၂၅။	1 Amp အတွင်း အသုံးပြုနိုင်သည့် အထွက်ဒီစီဗို့အားထိန်းပတ်လမ်း	၃၄
၂၆။	1 Amp အတွင်း အသုံးပြုနိုင်သည့် အထွက်ဒီစီဗို့အားထိန်းပတ်လမ်း ပစ္စည်းပုံ	၃၅
၂၇။	ငုတ် သုံးငုတ်ရှိ အိုင်စီဗို့အားထိန်းပတ်လမ်း	၃၆
	ငုတ် သုံးငုတ်ရှိ အိုင်စီကို နှစ်မျိုးခွဲခြားထားပါတယ်	
၂၈။	(က) စီလီကွန်ဒိုင်အုပ်ကို စီးရီးအသုံးပြုမယ်ဆိုရင်	၃၇
၂၉။	(ခ) ဇီနာဒိုင်အုပ်ကို အသုံးပြုမယ်ဆိုရင်	၃၈
	(ဂ) ရီစစ္စတာကို အသုံးပြုမယ်ဆိုရင်	
၃၀။	IC 7805. Comm တိုက်ရိုက် Ground ချ ဆားကစ်ပတ်လမ်း	၃၉
၃၁။	IC 7805. Comm တိုက်ရိုက် Ground ချ ပစ္စည်းပတ်လမ်းပုံ	၄၀
၃၂။	IC 7805. Comm ဒိုင်အုပ်သုံးပြီး Ground ချ ဆားကစ်ပတ်လမ်း	၄၀
	IC 7805. Comm ရီစစ္စတာသုံးပြီး Ground ချ ဆားကစ်ပတ်လမ်း	
	IC 7812. သုံး 12V DC ထုတ် ဆားကစ်ပတ်လမ်း	
၃၃။	Comm မှာ ဒိုင်အုပ်သုံးပြီး Ground ချ ဆားကစ်ပတ်လမ်းပစ္စည်းပုံ	၄၂
	Comm မှာ ရီစစ္စတာသုံးပြီး Ground ချ ဆားကစ်ပတ်လမ်းပစ္စည်းပုံ	
၃၄။	12 V DC ထုတ် ဆားကစ်ပတ်လမ်း ပစ္စည်းပုံ	၄၃
၃၅။	ပုံသေ အနုတ်ဗို့အားထိန်းပတ်လမ်း	၄၄
	ဒွိပါဝါဆပ်ပလိုင်းဗို့အား ထိန်းပတ်လမ်းများ -	
၃၆။	+ 5 V နှင့် + 9 V ထုတ် ဆားကစ်ပတ်လမ်းပစ္စည်းပုံ	၄၅
၃၇။	IC 7812 နှင့် IC 7912 သုံး + 12 V DC နှင့် – 12 V DC ထုတ် ဆားကစ်ပတ်လမ်း	၄၆
	IC 7815 နှင့် IC 7915 သုံး + 15 V DC နှင့် –15 V DC ထုတ် ဆားကစ်ပတ်လမ်း	
၃၈။	+ 15 V DC နှင့် - 15 V DC ထုတ် ဆားကစ် ပစ္စည်းပတ်လမ်းပုံ	၄၇
၃၉။	ချိန်ညှိဗို့အားထိန်းပတ်လမ်း	၄၉
၄၀။	LM 317 နဲ့ ပုံသေ ဒီစီထုတ်ယူမယ်	၅၀
	LM 317 သုံး 6 V DC , 9 V DC နှင့် 12 V DC ထုတ် ဆားကစ်ပတ်လမ်း	
၄၁။	ချိန်ညှိဗို့အားထိန်းပတ်လမ်း ပစ္စည်းပုံ	၅၁
	6 V DC , 9 V DC နှင့် 12 V DC ထုတ် ပစ္စည်းပတ်လမ်းပုံများ	
၄၂။	LM 317 ဆားကစ်ပတ်လမ်းများ (၁)	၅၂
	LM 317 ဆားကစ်ပတ်လမ်းများ (၂)	
၄၃။	LM 317 ဆားကစ်ပတ်လမ်း (၁) ၏ပစ္စည်းပုံ	၅၃
	LM 317 ဆားကစ်ပတ်လမ်း (၂) ၏ပစ္စည်းပုံ	
၄၄။	ပြန်ကြားစာ	၅၄
၄၅။	ကွန်ဗာတာဆားကစ်ပတ်လမ်းများ	၆၃
	ဒီစီ မှ ဒီစီသို့	
၄၆။	အဝင် 12 V DC မှ အထွက် 24 V DCထုတ် ဆားကစ်ပတ်လမ်း (၁)	၆၄
	အဝင် 12 V DC မှ အထွက် 24 V DC ထုတ် ဆားကစ်ပတ်လမ်း (၂)	
၄၇။	အဝင် 6 V to 18 V DC အတွင်းမှ အထွက် 7 V5 to 35 V DC ထုတ် ဆားကစ်ပတ်လမ်း	၆၅
	+9 V DC ပေးသွင်း၍ -9 V DC ထုတ်ပေးနိုင်သော ဒွိပါဝါဆပ်လိုင်း	
၄၈။	အဝင် 6 V DCမှ အထွက် + 12 V DC ထုတ် ဆားကစ်ပတ်လမ်း	၆၇
၄၉။	(+12.5V to + 30 V DC) ပေးသွင်း၍ (+ 12 V DC) ပုံသေ ထုတ်ပေးသော ဆားကစ်ပတ်လမ်း	၆၈
၅၀။	ဓာတ်ခဲ (1.5 V)လေးလုံး အားသွင်းနိုင်သော ဆားကစ်(က)	၆၉
	3 V DC နှင့် 6 V DC ထုတ်နိုင်ပြီး ဓာတ်ခဲ 1.5 V နှစ်လုံး အားသွင်းနိုင်သော ဆားကစ် (ခ)	
၅၁။	"လှိုင်းဝက်" ပတ်ပြီး ပုံသေဇယားတွက်။	၇၀
၅၂။	သင်္ကေတပုံများ၏ အဓိပ္ပာယ်ဖွင့်ဆိုချက်	၇၁